



Faculty of Science and Technology
ELECTRONIC DEPARTMENT
TIMETABLE 2023-2024--- S1



MASTER 2 Automatique et Informatique Industrielle

	08H00	09H30	11H00	12H30	14H00	15H30	17H00
SAMEDI	Recherche doc conception mémoire Hamdi H01						
DIMANCHE	SCADA © Ziani G01	FPGA C/VHDL © Belhani G01	FPGA C/VHDL © Belhani G01	CAPTEURS MANSOURI Labo 4			
LUNDI	TP SCADA Idiou/ Bencharef G2/G1 Labo 09		SED © TEBBANI F08	Mod Rob © IKHLEF F08			
MARDI	FPGA/VHDL- TD Lezzar F08	Mod Rob TD IKHLEF F08		TP – Mod Rob Ikhlef/,,,,,,, G1/G2 Labo 6			
				Conception mécanique Debbah/,,,,,,,,,,,,, Labo 08 G1/G2			
MERCREDI	Com-Av © BOUKHEZZAR AIII en face de fablab	TD Com-Av BOUKHEZZAR AIII		SED © TEBBANI F09	Com-Av © BOUKHEZZAR F09		
Jeudi		TP – Com-Av G2/G1 Labo 3 BOUKHEZZAR/????					
		TP FPGA Idiou/ Bourideh G1/G2 Labo 2					